19日本国特許庁(JP)

① 特許出願公開

⑫ 公 開 特 許 公 報 (A) 平1-173733

@Int Cl.4

識別記号

庁内整理番号

砂公開 平成1年(1989)7月10日

H 01 L 21/60 21/92

S-6918-5F B-6708-5F

審査請求 未請求 発明の数 1 (全5頁)

₿発明の名称 半導体装置の製造方法

> ②特 願 昭62-332018

❷出 昭62(1987)12月28日

⑫発 明 者 智 越 者

岳 雄

大阪府門真市大字門真1006番地 松下電器產業株式会社内 大阪府門真市大字門真1006番地

⑫発 明 者 \blacksquare

明

②発

博 昭 賢 造

大阪府門真市大字門真1006番地 松下電器產業株式会社内

松下電器産業株式会社内

砂出 顖 松下電器産業株式会社 人

大阪府門真市大字門真1006番地

砂代 理 弁理士 中尾 敏 男 外1名

本

細

1、発明の名称

半導体装置の製造方法

- 2、特許請求の範囲
 - (1) フォトリソ技術を用いて半導体ウェハー表面 に、絶縁性樹脂膜を用いて、突起電極形成部に 開孔部を形成する工程と次いで前配開孔部に金 **属突起電極を形成する工程と、前記半導体ウェ** ハーを前記絶線性樹脂膜を表面に有するままチ ップ状態の半導体素子に分割する工程と、分割 した前記半導体素子を配線電標を有する絶縁性 基板に互いの電極同志が向い合う様にして搭載 する工程と、前記絶縁性樹脂を用いて前配半導 体素子を前記絶縁性基板に固脅し、電極同志を 電気的に接続する工程を有する半導体装置の製 造方法。
- (2) 絶縁性樹脂が U V 硬化性であり、かつ熱可塑 性であり、加熱により前配絶縁性樹脂を軟化さ せた後に冷却し、再硬化させることにより、半 導体素子を絶縁性基板に固着させる特許請求の

範囲第1項記載の半導体装置の製造方法。

- (3) フォトリン技術を用いて配線電極を有する絶 緑性基板ウェハー表面に、絶縁性樹脂膜により 突起電極形成部に開孔部を形成する工程と、前 記開孔部に突起電極を形成する工程と、及び前 記絶縁性基板ウェハーを前記絶縁性樹脂を表面 に有するままチップ状態の絶縁性基板に分割す る工程と、分割した前記絶縁性基板に電極を有 する半導体素子を互いの電極が向かいあり様に して搭載する工程と、前記絶縁性樹脂を用いて 前記半導体素子を前記絶縁性基板に固着し、電 極何志を電気的に接続する工程を有する半導体 装置の製造方法。
- (4) 絶縁性樹脂がUV硬化性であり、かつ熱可塑 性であり、加熱により前記絶縁性樹脂を軟化さ せた後に冷却し、再硬化させることにより、半 導体素子を絶縁性基板に固着させる特許請求の 範囲第3項記載の半導体装置の製造方法。
- 3、発明の詳細な説明 産業上の利用分野

本発明は半導体装置、特に狭ピッチ、多端子の 半導体装置の製造方法に関するものである。

従来の技術

多端子、狭ピッチ化が進む半導体素子の電極を 絶縁性基板の導体配線に一括接合する実装方法と してマイクロバンブポンディング実装技術がある。 この実装方法の1実施例を第4図に示した。まず 第4図8に示した様に半導体素子2の電極1を有 する側に熱硬化性の絶縁性樹脂3をディスペンサ - 等で強布する。ついで第4図りに示した様に絶 緑性基板4の導体配線5を有する面が半導体素子 2の電極1.と向かい合う様にして絶縁性基板4を 熱硬化性の絶縁性樹脂3の上から半導体素子2に 歓せ、絶縁性基板4の配線電極5と半導体素子2 の電極1とを位置合わせする。次に第4回 0 に示 した様に、加圧治具6を用いて半導体素子2と絶 緑性基板4を加圧し、半導体素子2の電極1と絶 緑性基板 4 の配線電極 5 とを圧接する。この状態 のまま加熱し、熱硬化性の絶縁性樹脂を硬化させ る。硬化終了後は加圧を取り去る。この際、半導

を用いて、残りの未硬化の絶縁性樹脂16を完全 り取り除く。最後に半導体ウェハー14のダイシングを行い、半導体ウェハーを第5図 Cに示した 様な半導体素子12に分割する。

発明が解決しようとする問題点

マイクロバンブポンディング実装技術では以上 に示した様なプロセスを経て半導体装置を製造す る訳であるが、この方式では、半導体素子に突起 電極を設ける為に形成させたレジスト皮膜を取り 除き、ウェハーのダイシングを行ってから、あら ためて半導体素子に光硬化性の絶縁性の樹脂を塗 布する必要があり、工程が多く、コスト高につな がる。

問題点を解決するための手段

本発明は上記問題点を解決するために、レジスト皮膜を形成する光硬化性の絶縁性樹脂に硬化物が熱可塑性の性質を有するものを用い、突起電医形成後もレジスト皮膜を除去せず、そのままダイシングし、半導体素子と絶縁性基板の接着の際に、半導体素子上に残っているレジスト皮膜を熱によ

体素子2の電極1は絶縁性基板1の配線電極5に、 熱硬化性の絶縁性樹脂3の硬化によって生じる収 縮応力により圧接されており、加圧を取り去って も、両者の電気的接続は保たれる。

第5図化半導体素子12 に突起電電11を形成させる方法を示した。まず第4図 a に示す様に半導体ウェハー14 に光硬化性の絶縁性樹脂16をスピンナー等を使って均一に塗布する。ついでフォトリソ技術を用いて、第4図 b に示す様に突起電電11を形成させる部分(開孔部絶縁性樹脂15)以外の絶縁性樹脂(レジスト部絶縁性樹脂13)のみにUV線を照射して、レジスト部絶縁性樹脂13を硬化させる。

次に、第5回 o に示す様に開孔部絶縁性樹脂16 のみを溶剤を用いて溶出させ、開孔部17を形成させる。ついで半導体ウェハー14 ごと絶縁性樹脂13のペーキングを行った後、これをレジスト皮膜として用いて電気メッキ法等により第5図 d に示した様な突起電極11を形成させる。突起電極を形成させた後は、第5図 o に示した様に溶剤

り裕融させ、そのまま接着剤として用いることと した。

作用

上記工法で突起電極を形成させ、かつ半導体素子を配線電便を有する絶縁性基板に実装することにより、レジスト皮膜を半導体素子から除去する工程及び半導体素子を基板上に接着する為の樹脂を半導体素子上に塗布する工程をマイクロバンプポンディングの工程から取り除くことができる。

実施例

本発明の実施例を第1図及び第2図を用いて説明する。まず第1図を用いて突起電極形成プロセスを説明する。初めに第1図 a に示す様に半導体ウェハー24の電極を有する側の面に光硬化性でしかも硬化物が熱可塑性である様な絶縁性樹脂26をスピンナー等で塗布する。ついで第1図 b に示す様に、ガラスマスクを用いて突起電極21を形成させる部分(開孔部絶縁性樹脂23)のみにUV 線を照射して、レジスト部絶縁性樹脂23のみを

硬化させる。UV線の照射を受けず、未硬化のままである開孔部絶縁性樹脂26は有機溶剤等により溶出させ、第1図。に示す様に突起電極21を形成させる部分のみに開孔部27を開ける。こうして形成させたレジスト皮膜を用いて電気メッキ法により開孔部27を開けた場所に突起電極21を形成させる。

ただし、本発明による実装法ではメッキ後にバリアメタルのエッチング処理ができない。そこで第3図に示す様に電気メッキ法により突起電極21を形成させる電極部40へ電気を流すために必要な配級部41以外のパリアメタルはある。配級部41以外のパリアメタルはある。配級部41以外のパリアメタルはある。配級部41以外のパリアメタルはある。配級部41はウェハー24のダイシングの際、形成により細でより細でより、大変に第1図のに示すない、との膜を表面に有したままで半導体のディングを行い、半導体素子をチップ

つ。本実施例では電気メッキ法により突起電極を 形成させたが、突起電極を無電解メッキ法により 形成させてもよい。

発明の効果

以上のように本発明によれば、次のような効果 を得ることができる。

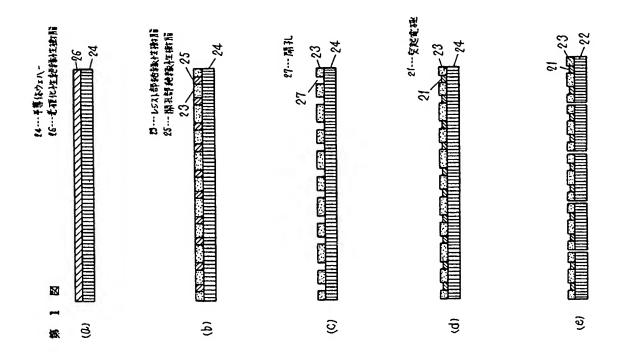
- (1) マイクロバンブポンディング実装技術の実装 プロセスにおいて、レジスト皮膜を除去する工程と、半導体案子に接着用の熱硬化性の絶縁性 樹脂を塗布する工程とを除去することが可能と なり、低コスト化を実現できる。
- (2) また、絶縁性樹脂の量が均一になる為、品質がよく、信頼性が高い。

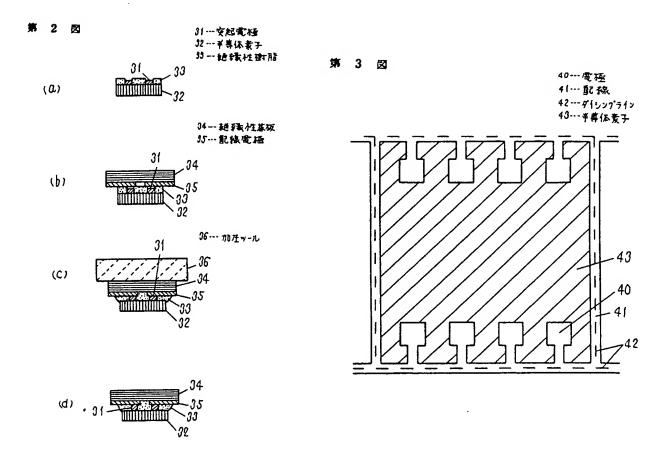
4、図面の簡単な説明

第1図は本発明の一実施例方法における突起電 極形成工程を示す断面図、第2図は本発明の実施 例の実装工程を示す断面図、第3図は本発明に用 いる半導体素子部の平面図、第4図は従来のマイ クロポンディング実装工程の断面図、第6図は突 起電極の形成工程の断面図である。 状に分割する。この際、配線部 4 1 はダイシングの際に削り取られ、それぞれの突起電極 2 1 は電気的に分離される。こうして突起電極 2 1 と、熱可塑性の絶縁性樹脂を表面に有する半導体素子が用意される。次に第2 図を用いてその実装プロセスについて説明する。

23……レジスト部絶録性樹脂(硬化物)、24 ……半導体ウェハー、25……開孔部絶縁性樹脂 (未硬化物)、26……絶縁性樹脂、27……開 孔部、21,31……突起電極、32……半導体 素子、33……リ♥硬化型熱可塑性絶縁樹脂、34 ……絶縁性基板、35……配線電極、36……加 圧治具、40……電極、41……配線、42…… ダイシングライン。

代理人の氏名 弁理士 中 尾 敏 男 ほか1名





特開平1-173733 (5)

(a) 3 (b) 3 (c) 4 (c) 4 (c) 4 (c) 4 (d) 4 (e) 4 (find the second of t

 $\frac{13}{2}$ (d) $\frac{13}{14}$

第 5 図

(f) (f)